

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

ОП.09 ЦИФРОВАЯ СХЕМОТЕХНИКА

для специальностей среднего профессионального образования по программам подготовки специалистов среднего звена технического профиля

27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте)

Срок обучения: 3 года 10 месяцев

Разработчик:
ОГБПОУ Ивановский железнодорожный колледж
Преподаватель: Е. Н. Якимычева
Введена в действие с «01» сентября 2023 года

Разработана на основе требований ФГОС среднего профессионального образования, предъявляемых к структуре, содержанию и результатам освоения учебной дисциплины ОП.09 «Цифровая схемотехника», с учетом требований ФГОС СПО № 139 от 28 февраля 2018 года и получаемой специальности среднего профессионального образования 27.02.03. Автоматика и телемеханика на транспорте (железнодорожном транспорте)

РАССМОТРЕНА
на МК техника и технология наземного
транспорта
Протокол № 1 от «31» августа 2021 г.

Председатель /Е. Н. Якимычева/

Согласовано: экспертное заключение работодателей от «31» августа 2021 г.

СОДЕРЖАНИЕ

	Стр.
1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	4
2. СТРУКТУРА И ПРИМЕРНОЕ СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ... ..	5
3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	16
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	19

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «Цифровая схемотехника»

1.1. Область применения рабочей программы

Рабочая программа учебной дисциплины является частью основной профессиональной образовательной программы в соответствии с ФГОС по специальности СПО 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

Рабочая программа учебной дисциплины может быть использована в дополнительном профессиональном образовании (в программах повышения квалификации и переподготовки) по специальности СПО 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

1.2. Место учебной дисциплины в структуре основной профессиональной образовательной программы: профессиональный цикл, общепрофессиональная дисциплина.

1.3. Цели и задачи учебной дисциплины — требования к результатам освоения учебной дисциплины:

В результате освоения учебной дисциплины обучающийся должен уметь:

- использовать типовые средства вычислительной техники и программного обеспечения;
- проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.

В результате освоения учебной дисциплины обучающийся должен знать:

- виды информации и способы ее представления в ЭВМ;
- алгоритмы функционирования цифровой схемотехники.

Код ПК ОК	Умения	Знания
ПК 1.1, 1.2, 2.3, 2.7, ОК 09,	- использовать типовые средства вычислительной техники и программного обеспечения; – проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.	- виды информации и способы ее представления в ЭВМ; – алгоритмы функционирования цифровой схемотехники.

Учебная дисциплина «Цифровая схемотехника» обеспечивает формирование профессиональных и общих компетенций по всем видам деятельности ФГОС

СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте). Особое значение дисциплина имеет при формировании и развитии ПК 1.1, 1.2, 2.3, 2.7, ОК 09

Код	Наименование результата обучения
ОК 08	Использовать информационные технологии в профессиональной деятельности
ОК 09	Пользоваться профессиональной документацией на государственном и иностранном языках

ПК 1.1. Анализировать работу станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам.

ПК 1.2. Определять и устранять отказы в работе станционных, перегонных, микропроцессорных и диагностических систем автоматики.

ПК 2.3 Выполнять работы по техническому обслуживанию линий железнодорожной автоматики.

ПК 2.7 Составлять и анализировать монтажные схемы устройств СЦБ и ЖАТ по принципиальным схемам.

1.4. Количество часов на освоение программы учебной дисциплины:

обязательной аудиторной учебной нагрузки обучающегося — 127 часа,

2. СТРУКТУРА И ПРИМЕРНОЕ СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	<i>Объем часов</i>
Максимальная учебная нагрузка (всего)	127
Обязательная аудиторная учебная нагрузка (всего)	127
в том числе: лабораторные занятия	24
практические занятия	21
Промежуточная аттестация в форме дифференцированного зачета	

2.2. Тематический план и содержание учебной дисциплины «Цифровая схемотехника»

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
Введение	Содержание учебного материала Задачи и структура дисциплины. Содержание тем дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте. Краткий очерк истории развития цифровой схемотехники. Связь цифровой схемотехники с развитием элементной базы при создании приборов и устройств функциональной электроники и вычислительной техники на основе синтеза. Основные определения и понятия в цифровой схемотехнике: схемотехника, цифровой сигнал, цифровое устройство, цифровая логика, синтез, микропроцессор, микро ЭВМ. Роль и значение функциональной электроники, как научно-технического направления, в построении новых систем автоматики на железнодорожном транспорте	4	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
Раздел 1. Арифметические основы цифровой схемотехники		26	
Тема 1.1. Формы представления числовой информации в цифровых устройствах	Содержание учебного материала Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления). Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и плавающей запятой. Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда	8	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
	В том числе, практических занятий 1. Практическое занятие «Кодирование целых, дробных и смешанных чисел в различных системах счисления» 2. Практическое занятие «Кодирование положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда»	6	
Тема 1.2. Арифметические операции с кодированными числами	Содержание учебного материала Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без знакового разряда. Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном,	6	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10

	дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел со знаковым и без знакового разряда		
	В том числе, практических занятий	6	
	Практическое занятие «Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда»		
Раздел 2. Логические основы цифровой схемотехники		35	
Тема 2.1. Функциональная логики	Содержание учебного материала	9	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
	Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные. Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства. Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций. Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций		
	В том числе, практических занятий	1	
	Практическое занятие «Формы представления функций алгебры логики и их минимизация»		

Тема 2.2. Основы синтеза цифровых логических устройств	Содержание учебного материала Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах. Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций. Понятие о запрещенных и неопределенных наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация — построение логических схем по переключательным функциям. Особенности построения логических устройств	10	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
	В том числе, практических занятий	6	
	Практическое занятие «Построение схем цифровых логических устройств методом синтеза»		
Тема 2.3. Цифровые интегральные микросхемы	Содержание учебного материала Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам). Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений. Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств	9	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
Раздел 3. Последовательностные цифровые устройства — цифровые автоматы		26	
Тема 3.1 Цифровые триггерные схемы	Содержание учебного материала Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров.	6	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10

	<p>Методика определения состояния триггеров. Основные параметры. Построение триггеров на основе логических элементов интегральной схемотехники методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счетных триггеров. Построение функциональных схем и принцип работы триггеров Т-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера). Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: RS→T; D→T; RST→D; RST→JK; JK→RS; JK→T; JK→D. Условное графическое обозначение триггеров</p>		
	<p>В том числе, лабораторных работ</p>	4	
	<p>Лабораторная работа «Исследование работы интегральных триггеров на логических элементах»</p>		
<p>Тема 3.2. Цифровые счетчики импульсов</p>	<p>Содержание учебного материала</p> <p>Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Переполнение счетчика Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний) и закон функционирования счетчика (характеристическое уравнение). Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением счета (реверсивный счетчик). Самоостанавливающийся счетчик. Декадный двоично-десятичный счетчик. Построение и принцип работы счетчиков с переменным коэффициентом пересчета. Кольцевые счетчики. Построение суммирующего двоичного счетчика методом синтеза. Варианты графического изображения функциональных схем счетчиков (вертикальное и горизонтальное). Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многоразрядные счетчики). Схемы делителя частоты импульсной последовательности на основе двоичных счетчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления)</p>	4	<p>ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10</p>
	<p>В том числе, лабораторных работ</p>	4	

	Лабораторная работа «Исследование функциональных схем счетчиков»		
Тема 3.3. Регистры	Содержание учебного материала	4	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
	Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с цепями приема двоичной информации в последовательном коде и выдачи — в параллельном коде и наоборот. Сдвигающие регистры как преобразователи кодов. Буферные регистры. Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов		
	В том числе, лабораторных работ	4	
	Лабораторная работа «Исследование функциональных схем регистров»		
Раздел 4. Комбинационные цифровые устройства		24	
Тема 4.1. Шифраторы и дешифраторы	Содержание учебного материала	2	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
	Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные дешифраторы. Емкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы. Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
	В том числе, лабораторных работ	2	
	Лабораторная работа «Исследование функциональных схем шифраторов и дешифраторов»		
Тема 4.2. Преобразователи кодов	Содержание учебного материала	2	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
	Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов. Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
	В том числе, практических занятий	2	
	Практическое занятие «Логическое проектирование счетных схем».		
Тема 4.3. Мультиплексоры	Содержание учебного материала	2	ПК 1.1, 1.2, 2.3, 2.7,

и демультиплексоры	Назначение мультиплексоров и демультиплексоров как элементов устройств передачи и приема информации. Мультиплексоры как цифровые многопозиционные переключатели-коммутаторы. Демультиплексоры как селекторы-распределители входного сигнала, расширители каналов. Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Применение мультиплексоров и демультиплексоров как коммутаторов каналов. Понятие о селекторах-мультиплексорах. Условное графическое обозначение мультиплексоров и демультиплексоров		ОК 09, ОК 10
	В том числе, лабораторных работ	4	
	Лабораторная работа «Исследование функциональных схем мультиплексоров и демультиплексоров»		
Тема 4.4. Комбинационные двоичные сумматоры	Содержание учебного материала	4	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
	Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры. Каскадное соединение сумматоров. Условное графическое обозначение сумматоров. Анализ функциональных схем сумматоров		
	В том числе, лабораторных работ	4	
Лабораторная работа «Исследование функциональных схем сумматоров»			
Тема 4.5. Цифровые компараторы	Содержание учебного материала Назначение и классификация цифровых компараторов — схем сравнения. Основные операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одноразрядного компаратора. Построение и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое обозначение компараторов	2	

Раздел 5. Цифровые запоминающие устройства		4	
Тема 5.1. Классификация и параметры запоминающих устройств	Содержание учебного материала Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по физическим принципам работы, по технологии изготовления, способу изображения чисел, способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стековая, ассоциативная, непосредственная и прямой адресации)	1	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
Тема 5.2. Оперативные запоминающие устройства	Содержание учебного материала Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) — запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структуры и МДП-структуры с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства	1	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
Тема 5.3. Постоянные запоминающие устройства	Содержание учебного материала Назначение и классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение постоянных запоминающих устройств	2	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
Раздел 6. Аналого-цифровые и цифро-аналоговые преобразователи информации		4	
Тема 6.1. Цифро-аналоговые преобразователи (ЦАП) кода в напряжение	Содержание учебного материала Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионными резисторными матрицами и безматричные. Построение и принцип работы схемы ЦАП с прецизионными резисторными матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых	1	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10

	преобразователей и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей		
	В том числе, лабораторных работ	1	
	Лабораторная работа «Исследование функциональных схем цифро-аналоговых преобразователей»		
Тема 6.2. Аналого-цифровые преобразователи (АЦП) информации	Содержание учебного материала		ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
	Назначение и основные параметры аналого-цифровых преобразователей (АЦП). Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей	1	
	В том числе, лабораторных работ	1	
	Лабораторная работа «Исследование функциональных схем аналого-цифровые преобразователей»		
Раздел 7. Микропроцессоры и микропроцессорные устройства		2	
Тема 7.1. Общие сведения о микропроцессорах и микропроцессорных системах	Содержание учебного материала	1	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
	Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принципы схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств		
Тема 7.2. Микропроцессорные устройства	Содержание учебного материала	1	ПК 1.1, 1.2, 2.3, 2.7, ОК 09, ОК 10
	Однокристалльные микропроцессоры. Структурная схема и архитектурное построение однокристалльного микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания, останова. Понятие о программном обеспечении		
Промежуточная аттестация		2	
Всего		127	

Для характеристики уровня освоения учебного материала используются следующие обозначения:

2 — репродуктивный (выполнение деятельности по образцу, инструкции или под руководством);

3 — продуктивный (планирование и самостоятельное выполнение деятельности, решение проблемных задач).

3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1. Требования к минимальному материально-техническому обеспечению

Реализация рабочей программы учебной дисциплины требует наличия лаборатории «Цифровая схемотехника».

Оборудование лаборатории и рабочих мест лаборатории:

- рабочие места по количеству обучающихся (стол, стулья аудиторные);
- шкафы-стеллажи для размещения учебно-наглядных пособий и документации;
- оборудованное рабочее место преподавателя (стол, кресло, персональный компьютер, локальная сеть с выходом в Интернет);
- плакаты по разделам и темам программы;
- стенды-макеты с образцами цифровых интегральных микросхем;
- стенды-макеты устройств цифровой схемотехники;
- стенды-макеты схем последовательных и комбинационных цифровых устройств;
- комплекты слайдов в режиме презентации по разделам и темам программы;
- демонстрационный стол;
- комплект тематических демонстрационных и обучающих компьютерных программ по разделам и темам дисциплины;
- карточки для тестового контроля знаний по темам программы;
- инструкционные карты для выполнения лабораторных работ;
- рабочие тетради для выполнения отчетов по лабораторным работам;
- мультимедийные обучающие программы по разделам и темам программы;
- комплект электропитающих устройств обеспечения бесперебойного стабилизированного постоянного напряжения;
- лабораторные стенды для проведения исследований базовых логических элементов и устройств в ЦИМС по программе;
- процессорный комплект с набором сменных плат для исследования однокристального микропроцессора;
- измерительные приборы: электронные цифровые вольтметры и амперметры, частотомеры, осциллографы одно- и двухлучевые, универсальный стрелочный ампервольтметр, мультиметр;
- генераторы частоты и импульсов;
- электронный измеритель потенциалов;
- комплекты монтажных инструментов (набор отверток, плоскогубцы, бо-корезы, паяльник с принадлежностями для пайки, пинцеты, измерительные щупы);

- наборы элементов и компонентов: цифровые интегральные микросхемы, резисторы (постоянные и переменные), конденсаторы (постоянные и переменные) и другие элементы цифровой схемотехники.

Технические средства обучения:

- мультимедийный проектор;
- электронная интерактивная копирующая доска (металлопластиковая);
- персональный компьютер;
- проекционный (настенно-потолочный) экран.

3.2. Информационное обеспечение обучения

Перечень рекомендуемых учебных изданий, интернет-ресурсов, дополнительной литературы

Основные источники:

1. Богданов, В. С. Цифровая схемотехника [Электронный ресурс]: учеб. пособ. для студ. спец. Автоматика и телемеханика на транспорте (железнодорожном транспорте) / авт. преп. ВТЖТ-филиала РГУПС В. С. Богданов, Л. В. Богданова. – Волгоград: Планета, 2017. - 128 с. - ЭОР ВТЖТ -филиала РГУПС.

2. Новиков, Ю.В. Введение в цифровую схемотехнику [Электронный ресурс]/Ю.В. Новиков Ю.В.— Электрон. текстовые данные.— М.: ИНТУИТ, 2016.— 392 с.- Режим доступа: www.iprbookshop.ru.

3. Миленина, С. А. Электроника и схемотехника [Электронный ресурс]: учебник и практи-кум для СПО / С. А. Миленина; под ред. Н. К. Миленина. — М.: Юрайт, 2017. — 270 с. - Ре-жим доступа: <https://biblio-online.ru>.

4. Миловзоров, О. В. Основы электроники [Электронный ресурс]: учебник для СПО / О. В. Миловзоров, И. Г. Панков. — М.: Юрайт, 2017. — 344 с .- Режим доступа: <https://biblio-online.ru>.

Дополнительная:

Богомолов, С. А. Основы электроники и цифровой схемотехники [Текст]: учебник для СПО.- М.: Академия, 2015. – 208 с.

Фролов, В.А. Электронная техника [Текст]: учебник в 2-х ч. Ч.2. Схемотехника электронных схем. - М.: ФГБОУ УМЦ ЖДТ, 2015.- 611 с.

Цифровая схемотехника [Электронный ресурс]/ В.А. Фролов// Сборник программно-методической документации №3 (2014 год).- М.: УМЦ ЖДТ, 2014.-1 электрон. опт. диск (CD-ROM).- ЭОР ВТЖТ - филиала РГУПС.

Справочно-библиографические и периодические издания:

1. Автоматика. Связь. Информатика (АСИ) [Текст]: ежемесячный науч.-теорет. и производ.-техн. журнал ОАО "Российские железные дороги". - М., 2014 – 2017

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Код и наименование профессиональных и общих компетенций, формируемых в рамках модуля	Критерии оценки	Методы оценки
1	2	3
ПК 1.1. Анализировать работу станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам.	- объясняет, комментирует, классифицирует работу станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам.	- экспертное наблюдение выполнения практических занятий и лабораторных работ;
ПК 1.2. Определять и устранять отказы в работе станционных, перегонных, микропроцессорных и диагностических систем автоматики	- осуществляет логический анализ работы станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам; - демонстрирует умения контроля работы станционных устройств и систем автоматики, перегонных систем автоматики, микропроцессорных и диагностических систем автоматики и телемеханики; – анализирует процесс функционирования микропроцессорных и диагностических систем автоматики и телемеханики в процессе обработки поступающей информации на основе знания соответствующих алгоритмов функционирования.	
ПК 2.3. Выполнять работы по техническому обслуживанию линий железнодорожной автоматики	- демонстрирует практические навыки и знание технологии обслуживания и ремонта устройств СЦБ и систем железнодорожной автоматики, аппаратуры электропитания и линейных устройств СЦБ.	
ОК 08 Использовать информационные технологии в профессиональной деятельности	- применяет средства информационных технологий для решения профессиональных задач; - использует современное программное обеспечение.	- наблюдение за выполнением лабораторных работ и практических занятий; - разбор конкретных ситуаций
ОК 09 Пользоваться профессиональной	- понимает общий смысл четко произнесенных высказываний на	- наблюдение за выполнением

документацией на государственном и иностранном языках	известные темы (профессиональные и бытовые), понимать тексты на базовые профессиональные темы; - участвует в диалогах на знакомые общие и профессиональные темы; строить простые высказывания о себе и о своей профессиональной деятельности; - кратко обосновывает и объясняет свои действия (текущие и планируемые); - пишет простые связные сообщения на знакомые или интересующие профессиональные темы.	лабораторных работ и практических занятий; -разбор конкретных ситуаций
---	---	---

Результаты обучения	Критерии оценки	Методы оценки
Перечень знаний, осваиваемых в рамках дисциплины: - видов информации и способов ее представления в ЭВМ. - алгоритмов функционирования цифровой схемотехники.	- обучающийся перечисляет виды информации и способы ее представления в ЭВМ; - демонстрирует знание алгоритмов функционирования цифровой схемотехники.	различные виды опроса, решение задач, тестирование
Перечень знаний, осваиваемых в рамках дисциплины: - использовать типовые средства вычислительной техники и программного обеспечения. - проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам	- обучающийся демонстрирует практические навыки использования типовых средств вычислительной техники и программного обеспечения; - анализирует и контролирует процесс функционирования цифровых схемотехнических устройств по функциональным схемам.	экспертное наблюдение и оценка на лабораторных и практических занятиях

